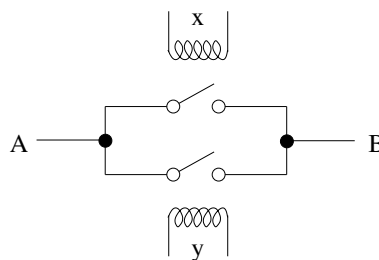


Techniki cyfrowe – wprowadzenie

Sygnałami cyfrowymi nazywamy dwuwartościowe sygnały dyskretne. Są one odporne na zakłócenia i mogą być przekazywane z dużą szybkością i niezawodnością. *Technika cyfrowa* jest to dziedzina nauki i techniki związana z przetwarzaniem sygnałów cyfrowych. Układy i systemy, w których zachodzi przetwarzanie sygnałów cyfrowych nazywamy *układami* i *systemami cyfrowymi* (digital circuits, digital systems).

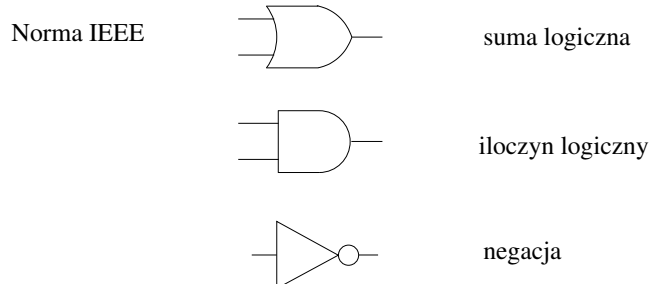
Pierwsze układy cyfrowe były układami przekaźnikowymi, a ich opis i metody projektowania wykorzystywały algebrę Boole’a. W algebrze Boole’a są trzy działania na argumentach zerojedynkowych: suma logiczna (alternatywa zdarzeń), iloczyn logiczny (koniunkcja zdarzeń) i inwersja (negacja). Za pomocą takich działań można określać różne funkcje, a biorąc zestaw przekaźników można zbudować układ cyfrowy realizujący daną funkcję. Przekaźnik działa w taki sposób, że jeśli w jego uzwojeniu płynie prąd, to jego styki są w jednym z dwóch położen: mogą być zwarte albo rozwarne. Na rysunku 1 pokazano jak w oparciu o dwa przekaźniki można zrealizować sumę logiczną. Połączenie punktu *A* i *B* następuje, gdy styk choć jednego z dwóch przekaźników jest zwarty.



Rysunek 1: Układ przekaźnikowy – suma logiczna

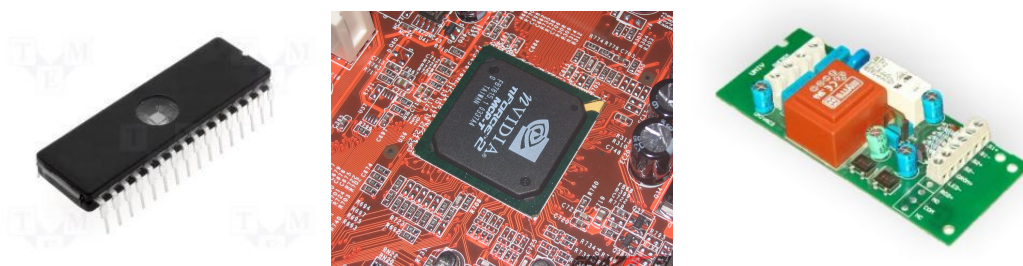
Układy zbudowane z elementów przekaźnikowych nazywane są układami przełączającymi (ang. switching circuits). W latach 30. zbudowano komputer za pomocą przekaźników. Była to pierwsza maszyna obliczeniowa MARK I zbudowana przez Howarda Aikena. Późniejszy rozwój elektroniki pozwolił na budowanie bezstykowych układów cyfrowych. Wykorzystywano do tego celu lampy elektronowe, tranzystory, układy magnetyczne itp. Układy cyfrowe zbudowane z takich elementów nazwano *bramkami logicznymi*. Zastosowanie bramek do budowy układów cyfrowych spowodowało szybki rozwój komputerów, układów automatyki i elektroniki profesjonalnej.

W jednym *układzie scalonym* już w latach 60. można było pomieścić kilka bramek, a co ważniejsze pobierana moc była znacznie mniejsza od mocy pobieranej przez bramki budowane z elementów dyskretnych. Te pierwsze układy scalone, tzw. *małej skali integracji* SSI (small scale integration) spowodowały rozpowszechnienie techniki cyfrowej w wielu dziedzinach zastosowań. Od tej pory aż do dnia dzisiejszego trwa nieustanny rozwój technologii układów scalonych. Powstały układy *średniej skali integracji* MSI (medium scale integration), a następnie *wielkiej skali integracji* LSI (large scale integration). Współcześnie stosuje się układy *bardzo wielkiej skali integracji* VLSI (very large scale integration). Projektanci układów cyfrowych wykonują złożone projekty wykorzystując jeden układ scalony, jak np. programowaną matrycę logiczną. Stosują przy tym bardzo zaawansowane metody komputerowego wspomagania projektowania CAD.



Rysunek 2: Symbole bramek logicznych

Układ scalony (integrated circuit, chip, potocznie kość) jest to zminiaturyzowany układ elektroniczny zawierający w swym wnętrzu od kilku do setek milionów podstawowych elementów elektronicznych, takich jak tranzystory, diody, rezystory, kondensatory. Zwykle jest on zamknięty w hermetycznej obudowie – szklanej, metalowej, ceramicznej lub wykonanej z tworzywa sztucznego.



Rysunek 3: Układy scalone

Ze względu na sposób wykonania układy scalone dzieli się na główne grupy:

- monolityczne, w których wszystkie elementy, zarówno elementy czynne jak i bierne, wykonane są w monokrystalicznej strukturze półprzewodnika;
- hybrydowe – na płytki wykonane z izolatora nanoszone są warstwy przewodnika oraz materiału rezystywnego (zadaniem warstwy rezystywnej jest osłonięcie materiału podłoża przed działaniem czynników trawiących), które następnie są wytrawiane, tworząc układ połączeń elektrycznych oraz rezystory. Do tak utworzonych połączeń dołącza się indywidualne, miniaturowe elementy elektroniczne (w tym układy monolityczne). Ze względu na grubość warstw rozróżnia się układy cienkowarstwowe (warstwy ok. 2 mikrometrów) i grubowarstwowe (warstwy od 5 do 50 mikrometrów).

Większość stosowanych obecnie układów scalonych jest wykonana w technologii monolitycznej. Ponieważ w układach monolitycznych praktycznie wszystkie elementy wykonuje się jako tranzystory, odpowiednio tylko przyłączając ich końcówki, dlatego też często mówi się o gęstości upakowania tranzystorów na mm^2 .

Pierwsze elementy które można uznać za układ scalony, wyprodukowała już pod koniec lat 20. XX wieku firma Loewe. Była to lampa próżniowa zawierająca wewnątrz jednej bańki trzy

triody (dwie sygnałowe i jedną głośnikową), dwa kondensatory i cztery rezystory, całość była przeznaczona do pracy jako jednoobwodowy radioodbiornik reakcyjny. Jednak dopiero w 1958 opracował i skonstruował układ scalony Jack Kilby, za co otrzymał Nagrodę Nobla z fizyki w roku 2000.

Tranzystor jest to trójzłączowy półprzewodnikowy element elektroniczny, posiadający zdolność wzmacniania sygnału elektrycznego.

Pierwszy tranzystor skonstruowano w 1947 roku w laboratoriach firmy Bell Telephone Laboratories. Wynalazcami są John Bardeen, Walter Houser Brattain oraz William Bradford Shockley, za co otrzymali Nagrodę Nobla z fizyki w 1956. Wynalezienie tranzystora uważa się za przełom w elektronice, zastąpił on bowiem duże, zawodne lampy elektronowe, dając początek coraz większej miniaturyzacji przyrządów i urządzeń elektronicznych.

Tranzystor ze względu na swoje właściwości wzmacniające jest wykorzystywany do budowy wzmacniaczy różnego rodzaju, a także jest kluczowym elementem w konstrukcji wielu układów elektronicznych, takich jak źródła prądowe, lustra prądowe, stabilizatory, przesuwniki napięcia, klucze elektroniczne, przerzutniki, czy generatory. Z tranzystorów buduje się także bramki logiczne realizujące podstawowe funkcje boolowskie. Są one także podstawowym budulcem wszelkiego rodzaju pamięci półprzewodnikowych (RAM, ROM, itd.).

W roku 2001 holenderscy naukowcy z Uniwersytetu w Delft stworzyli tranzystor składający się z jednej cząsteczki. Rozmiar tego cudu miniaturyzacji wynosi zaledwie jeden nanometr ($10^{-9}m$), a do zmiany swojego stanu (włączony/wyłączony) potrzebuje on tylko jednego elektronu. Naukowcy przewidują, że ich wynalazek pozwoli na konstruowanie układów miliony razy szybszych od obecnie stosowanych, przy czym ich wielkość pozwoli na dalszą miniaturyzację elektronicznych urządzeń.