

**SYSTEM PRZERWAŃ**

a)

Adres bitu (hex):	AF	-----	AD	AC	AB	AA	A9	A8	IE
Adres SFR (hex): A8	EA	-----	ET2	ES	ET1	EX1	ETO	EXO	
	(MSB)							(LSB)	

b)

Adres bitu (hex):	-----	BD	BC	BB	BA	B9	B8	IP
Adres SFR (hex): B8	-----	PT2	PS	PT1	EX1	PT0	PX0	
	(MSB)						(LSB)	

c)

IE	IP	Przerwanie	Priorytet
IE0 - EX0	IP0 - PX0	zewnętrzne INT0	najwyższy
IE1 - EX1	IP1 - PT0	od licznika/czasomierza T0	
IE2 - EX1	IP2 - PX1	zewnętrzne INT1	
IE3 - ET1	IP3 - PT1	od licznika/czasomierza T1	
IE4 - EX	IP4 - PS	od portu szeregowego SPI, UART	najwyższy
IE5 - ET2	IP5 - PT2	od licznika/czasomierza T2	
IE6 - -	IP6 - -		
IE7 - EA	IP7 - -	system przerwań	

Sterowanie systemem przerwań: a) słowo sterujące IE;

---

---

---

---

---

---

---

---

---

---

**Zewnętrznych, tzn:**

- z wejścia INT0 (IE0 – TCON.1)
- z wejścia INT1 (IE1 – TCON.3)

**z układu czasowo-licznikowego:**

- przepelnienie licznika T0 (TF0 – TCON.5)
- przepelnienie licznika T1 (TF1 – TCON.7)
- tylko w 8052/32 – przepelnienie licznika T2 (TF2 – T2CON.7) lub opadające zbocze impulsu na wejściu T2EX (EX2F – T2CON.6)

**z portu szeregowego:**

- koniec nadawania znaku (TI – SCON.1) lub koniec odbierania znaku (RI – SCON.0).

---

---

---

---

---

---

---

---

---

---

TCON.0 (IT0) – znacznik zgłoszenia przerwania INT0,  
 TCON.1 (IE0) - ustawienie sposobu zgłoszenia przerwania INT0,  
 TCON.2 (IT1) – znacznik zgłoszenia przerwania INT1,  
 TCON.3 (IE1) – ustawienie sposobu zgłoszenia przerwania INT1, przy czym  
     IEi = 0 – zgłoszenie poziomem niskim sygnału,  
     IEi =1 – zgłoszenie opadającym zboczem sygnału.

---

---

---

---

---

---

---

---

---

---

0003H – dla przerwania zewnętrznego INT0,  
 000BH – dla przerwania z licznika-czasomierza T0,  
 0013H – dla przerwania zewnętrznego INT1,  
 001BH - dla przerwania z licznika-czasomierza T1,  
 0023H – dla przerwania z portu szeregowego,  
 002BH - dla przerwania z licznika-czasomierza T2,

---

---

---

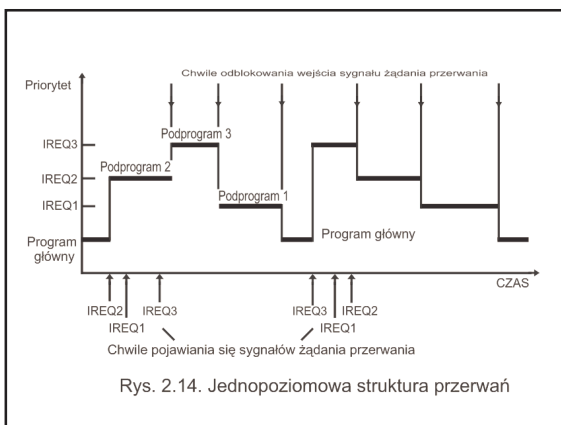
---

---

---

---

---




---

---

---

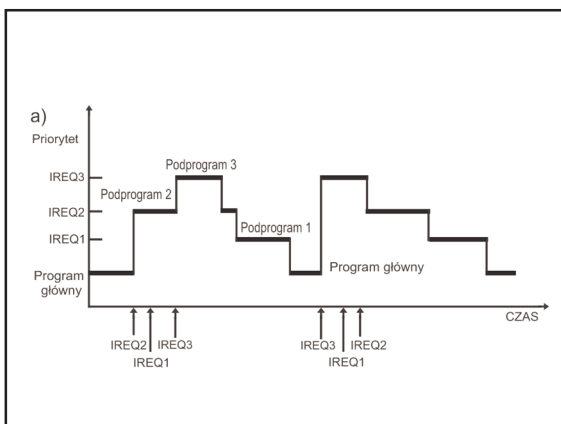
---

---

---

---

---




---

---

---

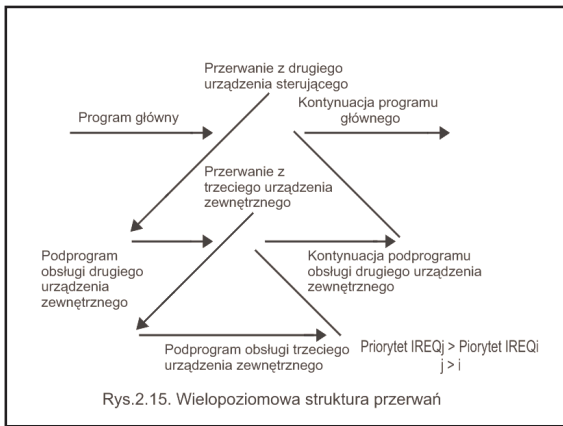
---

---

---

---

---




---

---

---

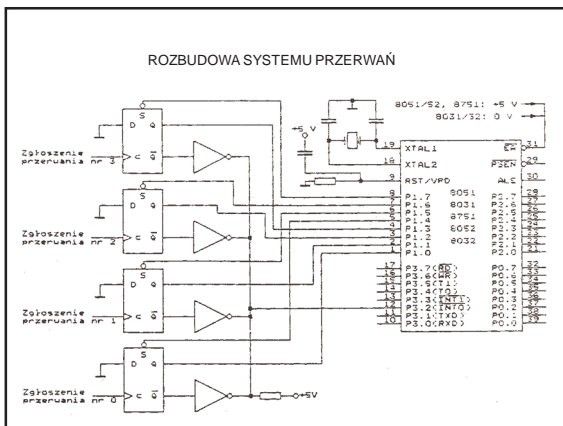
---

---

---

---

---




---

---

---

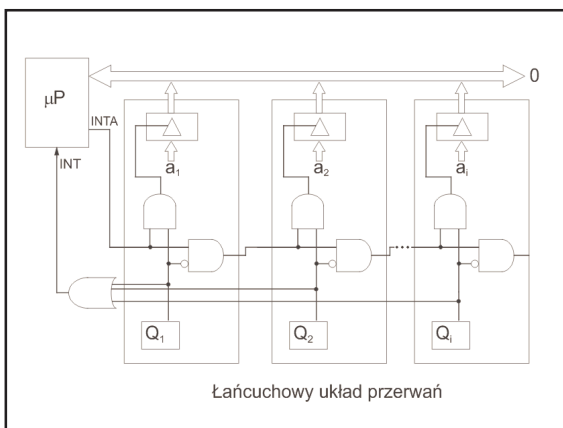
---

---

---

---

---




---

---

---

---

---

---

---

---

**WATCHDOG**

WATCHDOG

WMCON (96H)

Nazwa	PS2	PS1	PS0	EEMWE	EEMEN	DPS	WDTRST	WDTEN
BIT	7	6	5	4	3	2	1	0

---

---

---

---

---

---

---

---

---

---

**cd. WATCHDOG**

Nazwa bitu	Funkcja
PS2	Bity skalujące czasomierz układu nadzorującego Watchdog
PS1	Jeśli są wszystkie wyzerowane t=16ms, jeśli wszystkie ustawione t=2048ms
PS0	
EEMWE	Znacznik zezwolenia zapisu do EEPROM. Należy ustawić EEMWE=1 przed zapisem do EEPROM'u i ustawić EEMWE=0 po zakończeniu zapisu
EEMEN	Znacznik zezwolenia na dostęp do EEPROM. Gdy EEMEN=0 EEPROM niedostępny.
DPS	Znacznik wyboru rejestru wskazującego pamięć danych. DPS=0 wskazuje rejestry DP0 (82H-83H), DPS=1 wskazuje rejestry DP1 (84H-85H).
WDTRST	Wpisanie 1 do tego bitu resetuje czasomierz Watchdog'a.
RDY/BSY	Czytanie tego bitu informuje o zajętości pamięci EEPROM
WDTEN	Uaktywnienie Watchdog'a -WDTEN=1.

---

---

---

---

---

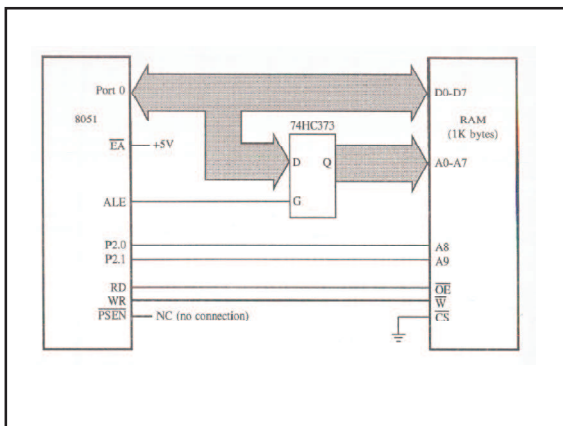
---

---

---

---

---




---

---

---

---

---

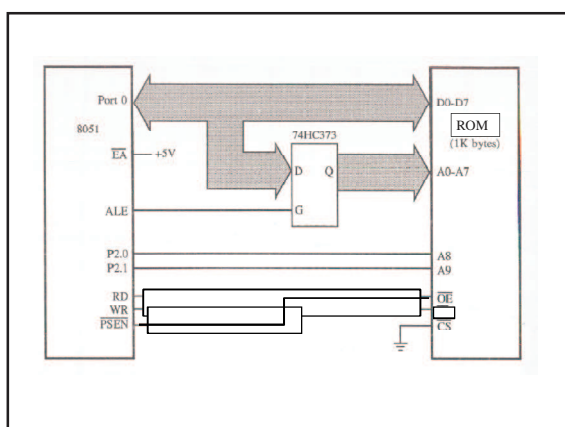
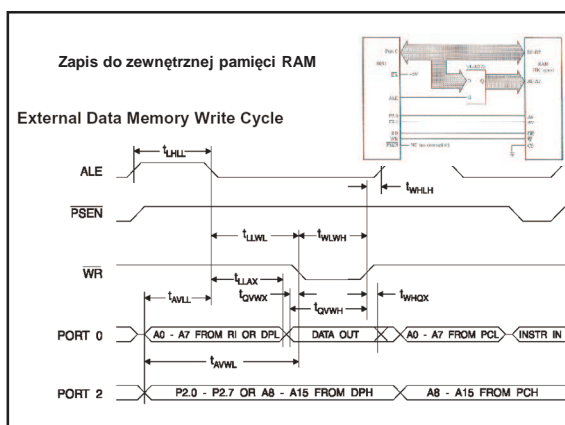
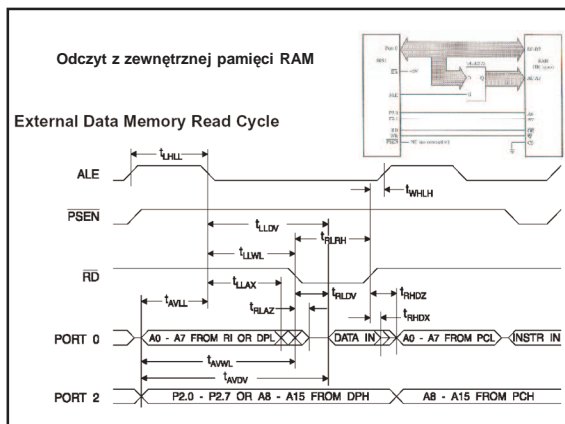
---

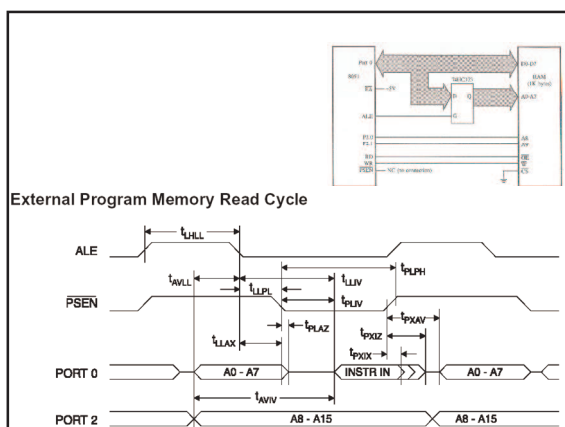
---

---

---

---






---

---

---

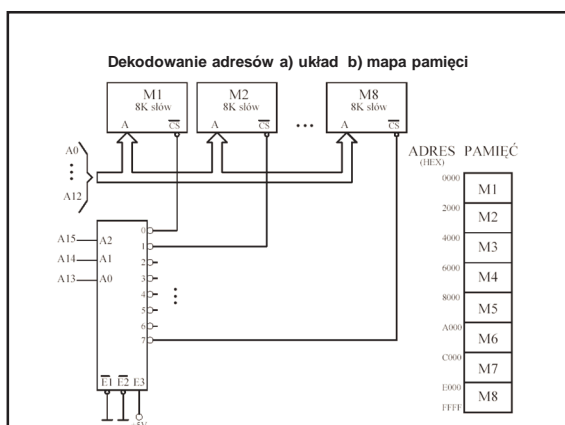
---

---

---

---

---




---

---

---

---

---

---

---

---