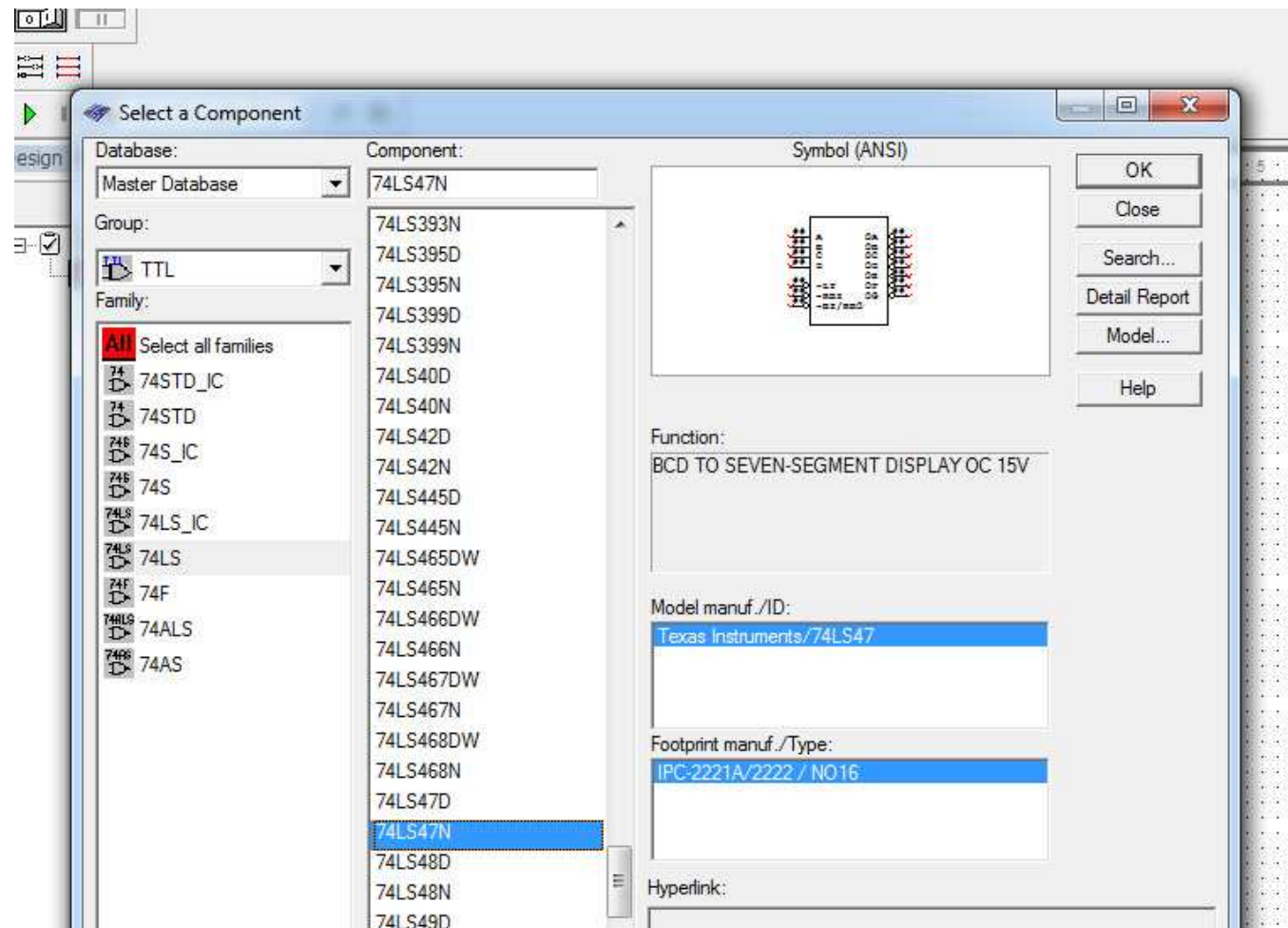
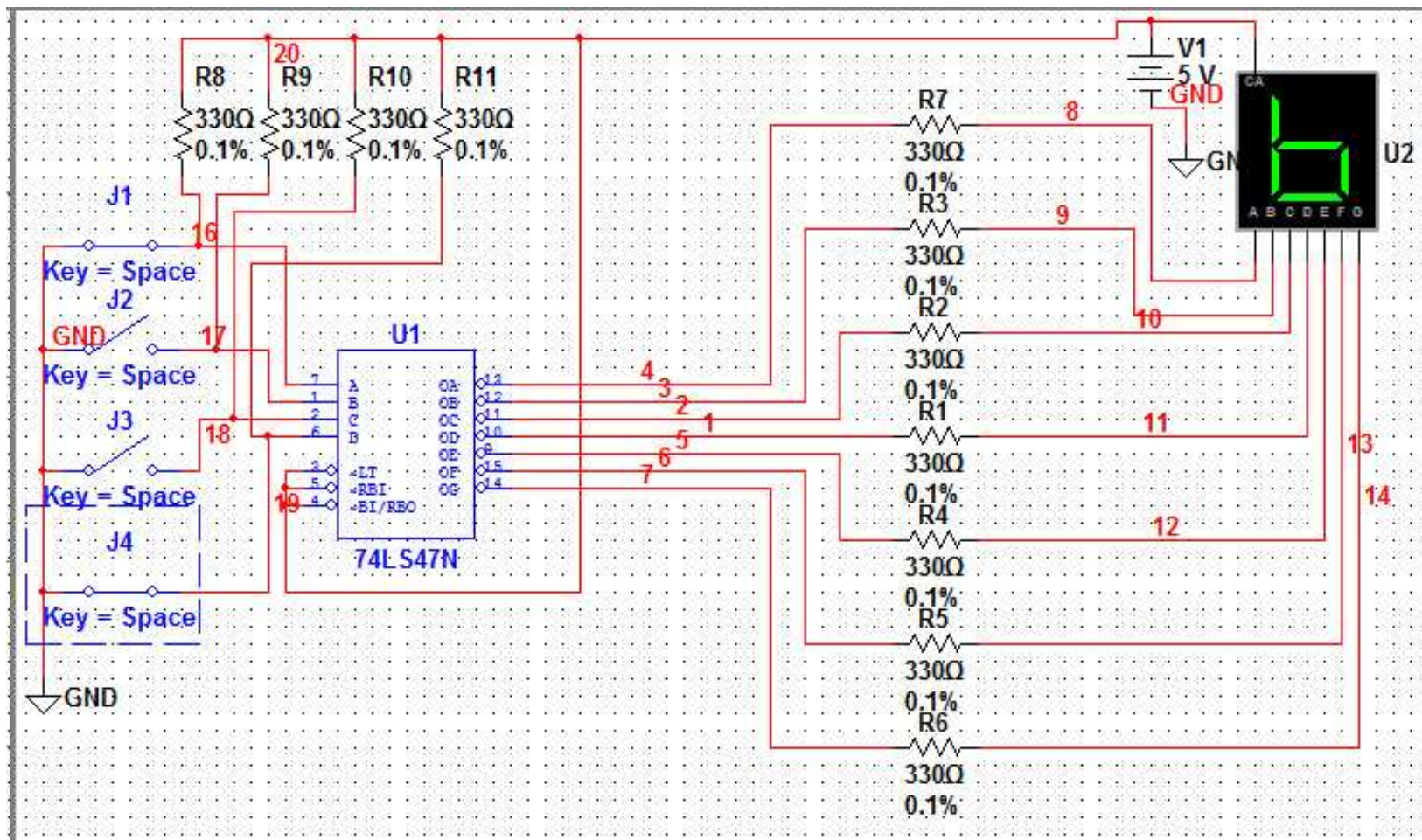


Dekoder kodu siedmiosegmentowego, realizacja funkcji logicznych przy pomocy multipleksera

Należy zrealizować wyświetlanie kolejnych cyfr od 0 do 79 na wyświetlaczu siedmiosegmentowym LED ze wspólną anodą w oparciu o układ 74LS47 (w programie Multisim) i układ 74LS247 (przy pomocy układu uruchomieniowego ELVIS)

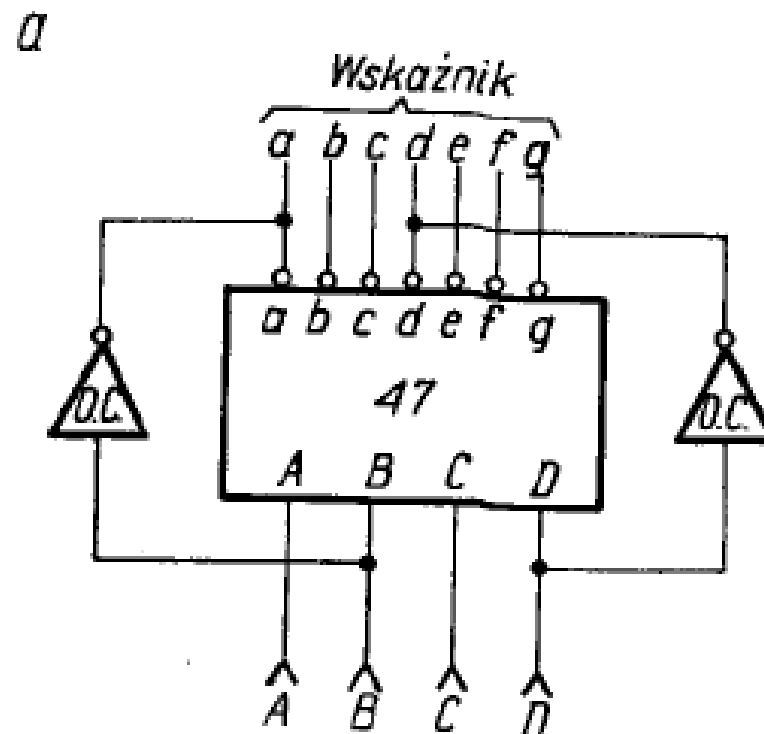


Układ można znaleźć w bibliotece TTL układy serii LS jak na rysunku



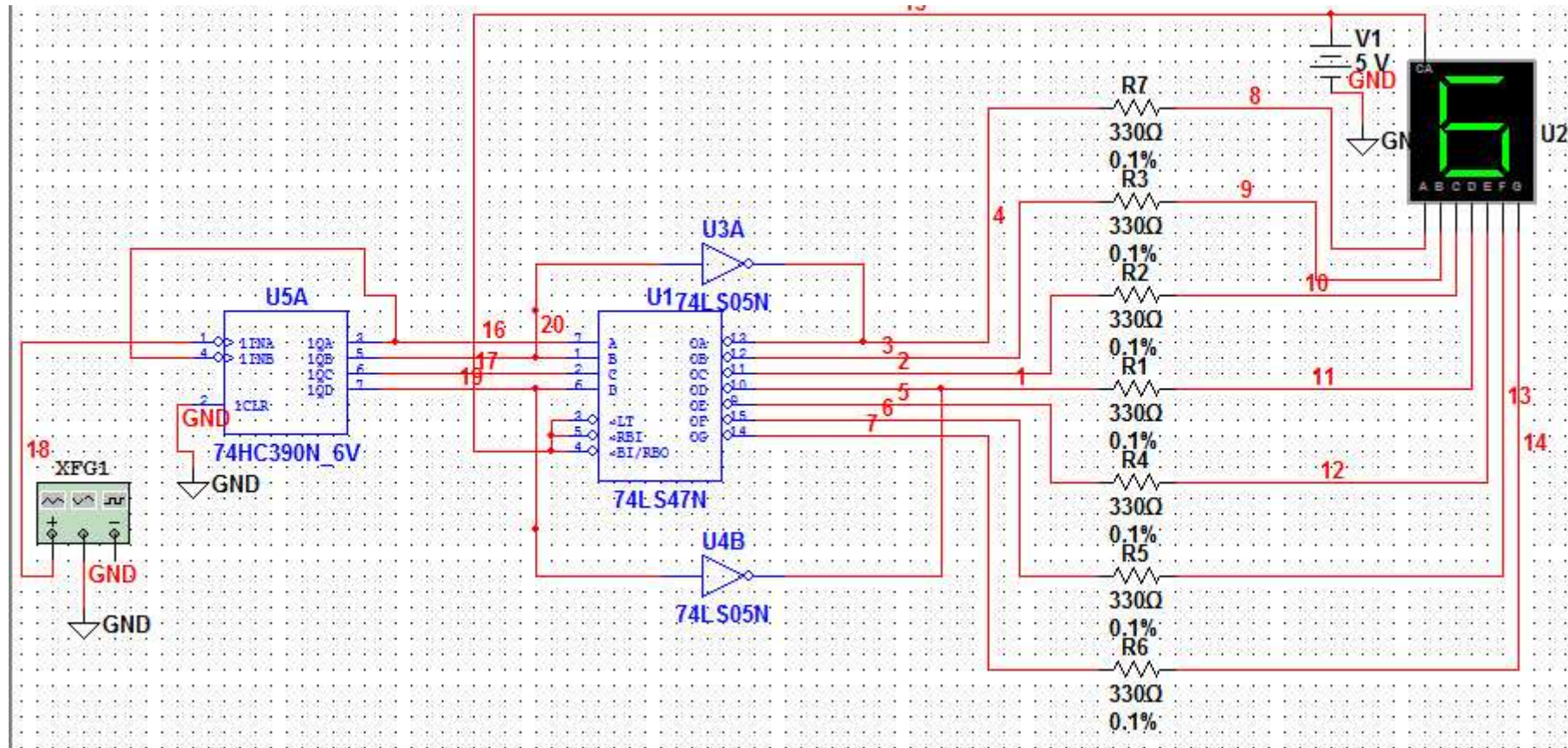
Schemat układu pokazano na rysunku

Zbuduj z elementów układ jak na rysunku. Zamiast przycisków zadających oraz rezystorów podciągających wejścia do stanu wysokiego (R8-R11) użyj zadajnika stanów logicznych (wyjścia po prawej stronie układu Elvis). Jakie są różnice w wyświetlanych symbolach cyfr dla układu 74LS47 i 74LS247.



Dokonaj korekty wskazań w Multisimie (negator typu OC – bramki 74LS05)

W układzie symulowanym oraz rzeczywistym zastąpić zadajnik stanów logicznych licznikiem dziesiętnym (1/2 układu 74HC390 w bibliotece CMOS seria HC 6V)



W następnych zadaniach należy zrealizować układ (z wykorzystaniem Elvisa) wykorzystujący multiplekser 8 na 1 układ 74LS51 realizujący zadaną przez prowadzącego funkcję logiczną.

